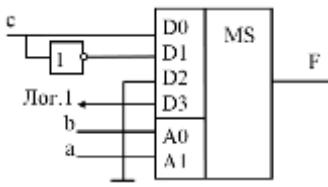


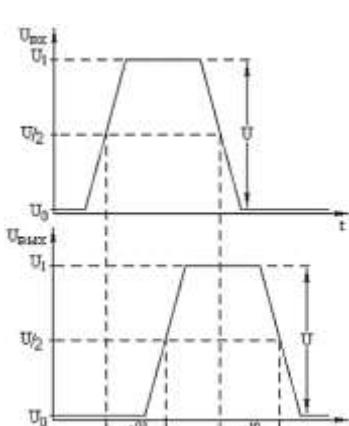
**Диагностический тест по дисциплине****Цифровая схемотехника**

Код, направление подготовки	09.03.04 <b>Программная инженерия</b>
Направленность (профиль)	<b>Программное обеспечение компьютерных систем</b>
Форма обучения	Очная
Кафедра-разработчик	Автоматики и компьютерных систем
Выпускающая кафедра	Автоматики и компьютерных систем

**Вопросы теста:**

№	Проверяемая компетенция	Задание	Тип сложности																																				
1	ОПК-1.4	<p>Выберите один правильный ответ.</p> <p>Для таблицы истинности функции выберите ФАЛ</p> <table border="1" style="margin-left: auto; margin-right: auto;"> <tr><td>a</td><td>b</td><td>c</td><td>f</td></tr> <tr><td>0</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>0</td><td>1</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>1</td><td>0</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>0</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>1</td><td>1</td></tr> </table> <p>1. <math>X = a \oplus b \oplus c</math>,      2. <math>Q = \bar{a} \bar{b} c \vee a \bar{b} \bar{c} \vee \bar{a} b \bar{c}</math> ,      3. <math>M = a b c \vee a \bar{b} c \vee a b \bar{c}</math> ,      4. <math>Y = ab \vee ac \vee bc</math></p>	a	b	c	f	0	0	0	0	0	0	1	0	0	1	0	0	0	1	1	1	1	0	0	0	1	0	1	1	1	1	0	1	1	1	1	1	высокий
a	b	c	f																																				
0	0	0	0																																				
0	0	1	0																																				
0	1	0	0																																				
0	1	1	1																																				
1	0	0	0																																				
1	0	1	1																																				
1	1	0	1																																				
1	1	1	1																																				
2	ОПК-1.4	<p>Выберите несколько правильных ответов.</p> <p>Способы представления ФАЛ</p> <p>1. словесный,      2. временная диаграмма,      3. таблица истинности,      4. алгебраический.</p>	низкий																																				
3	ОПК-1.4	<p>Выберите один правильный ответ.</p> <p>К какой группе устройств относится декодер?</p>	низкий																																				

		1. комбинационных логических, 2. последовательностных, 3. последовательных, 4. вычислительных.																									
4	ОПК-7.1	<p>Выберите один правильный ответ. Порядок декодера задается ...</p> <p>1. количеством разрешающих входов, 2. количеством выходов, 3. количеством адресных входов, 4. количеством различных состояний.</p>	низкий																								
5	ОПК-7.1	<p>Выберите один правильный ответ. Мультиплексор какого порядка представлен на схеме?</p>  <p>1. первого, 2. второго, 3. четвертого, 4. порядок нельзя определить.</p>	низкий																								
6	ОПК-7.1	<p>Выберите один правильный ответ. Найдите правильно составленную маскирующую матрицу для мультиплексора второго порядка:</p> <table border="1" style="margin-left: auto; margin-right: auto;"> <tr> <td style="text-align: center;">1</td> <td style="text-align: center;"><math>a_0 \quad \overline{a_0}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{ c c } \hline x_0 &amp; x_1 \\ \hline x_3 &amp; x_2 \\ \hline \end{array}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{l} a_1 \\ \hline a_1 \end{array}</math></td> </tr> </table> <table border="1" style="margin-left: auto; margin-right: auto;"> <tr> <td style="text-align: center;">2</td> <td style="text-align: center;"><math>a_0 \quad \overline{a_0}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{ c c } \hline x_3 &amp; x_2 \\ \hline x_1 &amp; x_0 \\ \hline \end{array}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{l} a_1 \\ \hline a_1 \end{array}</math></td> </tr> </table> <table border="1" style="margin-left: auto; margin-right: auto;"> <tr> <td style="text-align: center;">3</td> <td style="text-align: center;"><math>a_0 \quad \overline{a_0}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{ c c } \hline x_0 &amp; x_3 \\ \hline x_1 &amp; x_2 \\ \hline \end{array}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{l} a_1 \\ \hline a_1 \end{array}</math></td> </tr> </table> <table border="1" style="margin-left: auto; margin-right: auto;"> <tr> <td style="text-align: center;">4</td> <td style="text-align: center;"><math>a_0 \quad \overline{a_0}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{ c c } \hline x_3 &amp; x_2 \\ \hline x_0 &amp; x_1 \\ \hline \end{array}</math></td> </tr> <tr> <td></td> <td style="text-align: center;"><math>\begin{array}{l} a_1 \\ \hline a_1 \end{array}</math></td> </tr> </table>	1	$a_0 \quad \overline{a_0}$		$\begin{array}{ c c } \hline x_0 & x_1 \\ \hline x_3 & x_2 \\ \hline \end{array}$		$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$	2	$a_0 \quad \overline{a_0}$		$\begin{array}{ c c } \hline x_3 & x_2 \\ \hline x_1 & x_0 \\ \hline \end{array}$		$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$	3	$a_0 \quad \overline{a_0}$		$\begin{array}{ c c } \hline x_0 & x_3 \\ \hline x_1 & x_2 \\ \hline \end{array}$		$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$	4	$a_0 \quad \overline{a_0}$		$\begin{array}{ c c } \hline x_3 & x_2 \\ \hline x_0 & x_1 \\ \hline \end{array}$		$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$	средний
1	$a_0 \quad \overline{a_0}$																										
	$\begin{array}{ c c } \hline x_0 & x_1 \\ \hline x_3 & x_2 \\ \hline \end{array}$																										
	$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$																										
2	$a_0 \quad \overline{a_0}$																										
	$\begin{array}{ c c } \hline x_3 & x_2 \\ \hline x_1 & x_0 \\ \hline \end{array}$																										
	$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$																										
3	$a_0 \quad \overline{a_0}$																										
	$\begin{array}{ c c } \hline x_0 & x_3 \\ \hline x_1 & x_2 \\ \hline \end{array}$																										
	$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$																										
4	$a_0 \quad \overline{a_0}$																										
	$\begin{array}{ c c } \hline x_3 & x_2 \\ \hline x_0 & x_1 \\ \hline \end{array}$																										
	$\begin{array}{l} a_1 \\ \hline a_1 \end{array}$																										

7	ОПК-7.1	<p>Выберите один правильный ответ. Результат минимизации функции</p> $Y = \overline{a}\overline{b}\overline{c} + a\overline{b}\overline{c} + a\overline{b}c + \overline{a}\overline{b}c + \overline{a}\overline{b}\overline{c} + a\overline{b}\overline{c}$ <table border="1" style="width: 100%; border-collapse: collapse;"> <tr><td style="text-align: center; width: 25px;">1</td><td style="text-align: center;"><math>a\overline{b}c</math></td></tr> <tr><td style="text-align: center;">2</td><td style="text-align: center;"><math>\overline{a}\overline{b}\overline{c}</math></td></tr> <tr><td style="text-align: center;">3</td><td style="text-align: center;"><math>a + b + c</math></td></tr> <tr><td style="text-align: center;">4</td><td style="text-align: center;"><math>\overline{a} + \overline{b} + \overline{c}</math></td></tr> </table>	1	$a\overline{b}c$	2	$\overline{a}\overline{b}\overline{c}$	3	$a + b + c$	4	$\overline{a} + \overline{b} + \overline{c}$	высокий
1	$a\overline{b}c$										
2	$\overline{a}\overline{b}\overline{c}$										
3	$a + b + c$										
4	$\overline{a} + \overline{b} + \overline{c}$										
8	ОПК-1.4	<p>Выберите несколько правильных ответов. Минимальным базисом является функция...</p> <ol style="list-style-type: none"> <li>1. И-НЕ,</li> <li>2. исключающее ИЛИ,</li> <li>3. ИЛИ-НЕ,</li> <li>4. НЕ.</li> </ol>	высокий								
9	ОПК-7.1	<p>Укажите правильное соответствие.</p> <ol style="list-style-type: none"> <li>1. аналоговый сигнал,</li> <li>2. квантованный сигнал,</li> <li>3. дискредитизированный сигнал.</li> </ol> <p>Выбор ответа:</p> <table border="1" style="width: 100%; border-collapse: collapse;"> <tr><td style="text-align: center; width: 25px;">1.</td><td>сигнал, значения которого заданы только в моменты времени, называемые моментами дискретизации</td></tr> <tr><td style="text-align: center;">2.</td><td>сигнал, непрерывный по уровню и во времени.</td></tr> <tr><td style="text-align: center;">3.</td><td>сигнал, который может принимать только определенные квантованные значения, соответствующие уровням квантования.</td></tr> </table>	1.	сигнал, значения которого заданы только в моменты времени, называемые моментами дискретизации	2.	сигнал, непрерывный по уровню и во времени.	3.	сигнал, который может принимать только определенные квантованные значения, соответствующие уровням квантования.	низкий		
1.	сигнал, значения которого заданы только в моменты времени, называемые моментами дискретизации										
2.	сигнал, непрерывный по уровню и во времени.										
3.	сигнал, который может принимать только определенные квантованные значения, соответствующие уровням квантования.										
10	ОПК-1.4	<p>Выберите один правильный ответ. Расчет быстродействия микросхемы определяется по формуле:</p>  <ol style="list-style-type: none"> <li>1. <math>t^{01} + t^{10}</math>,</li> <li>2. <math>t^{01} - t^{10}</math>,</li> <li>3. <math>(t^{01} + t^{10}) / 2</math></li> <li>4. <math>(t^{01} - t^{10}) / 2</math>.</li> </ol>	средний								

11	ОПК-7.1	<p>Определите правильное соответствие между названием микросхемы и ее функционалом:</p> <ol style="list-style-type: none"> <li>1. КП,</li> <li>2. ИД,</li> <li>3. ЛА.</li> </ol> <p>Выбор ответа:</p> <ol style="list-style-type: none"> <li>1. декодеры,</li> <li>2. мультиплексоры,</li> <li>3. логический элемент И-НЕ.</li> </ol>	средний
12	ОПК-7.1	<p>Выберите несколько правильных ответов.</p> <p>Триггеры, имеющие двухступенчатую структуру:</p> <ol style="list-style-type: none"> <li>1. RS-триггер,</li> <li>2. T-триггер,</li> <li>3. D-триггер,</li> <li>4. JK-триггер,</li> <li>5. VD-триггер.</li> </ol>	средний
13	ОПК-7.1	<p>Выберите один правильный ответ.</p> <p>Какой тип триггера имеет запрещенную входную комбинацию:</p> <ol style="list-style-type: none"> <li>1. RS-триггер,</li> <li>2. T-триггер,</li> <li>3. D-триггер,</li> <li>4. JK-триггер.</li> </ol>	средний
14	ОПК-7.1	<p>Перечислите устройства, относящиеся к группе комбинационных логических устройств:</p> <ol style="list-style-type: none"> <li>1. регистры,</li> <li>2. декодеры,</li> <li>3. триггеры,</li> <li>4. мультиплексоры,</li> <li>5. компараторы,</li> <li>6. сумматоры.</li> </ol>	средний
15	ОПК-7.1	<p>Перечислите устройства, относящиеся к группе последовательностных логических устройств:</p> <ol style="list-style-type: none"> <li>1. регистры,</li> <li>2. декодеры,</li> <li>3. триггеры,</li> <li>4. счетчики,</li> <li>5. сумматоры,</li> <li>6. компараторы.</li> </ol>	средний

16	ОПК-7.1	<p>Выберите один правильный ответ.</p> <p>Основным видом устройств схем цифрового автомата являются...</p> <ol style="list-style-type: none"> <li>1. триггеры,</li> <li>2. логические элементы,</li> <li>3. комбинационные логические устройства,</li> <li>4. счетчики.</li> </ol>	средний																																				
17	ОПК-7.1	<p>Выберите один правильный ответ.</p> <p>Последовательностные устройства это ..</p> <ol style="list-style-type: none"> <li>1. устройства, работающие последовательно.</li> <li>2. устройства с памятью, сигнал на выходе которых зависит от комбинации входных сигналов и от сигналов, извлеченных из памяти в данный момент.</li> <li>3. устройства с входом синхронизации.</li> <li>4. устройства, состоящие из последовательности логических элементов.</li> </ol>	средний																																				
18	ОПК-7.1	<p>Упорядочьте действия при реализации функции на мультиплексоре:</p> <ol style="list-style-type: none"> <li>1. Минимизировать в каждой области маскирующей матрице отдельно.</li> <li>2. Составить карту Вейча функции.</li> <li>3. Наложить маскирующую карту на карту Вейча, соединив их границы.</li> <li>4. Составить маскирующую матрицу на выбранный порядок мультиплексора.</li> <li>5. Зарисовать схему.</li> </ol>	высокий																																				
19	ОПК-7.1	<p>Выберите один правильный ответ.</p> <p>Дайте название функции, представленной в таблице истинности:</p> <table border="1" style="margin-left: auto; margin-right: auto;"> <thead> <tr> <th>a</th> <th>b</th> <th>c</th> <th>f</th> </tr> </thead> <tbody> <tr><td>0</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>0</td><td>1</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>1</td><td>0</td><td>1</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>0</td><td>1</td></tr> <tr><td>1</td><td>1</td><td>1</td><td>1</td></tr> </tbody> </table> <ol style="list-style-type: none"> <li>1. логический порог,</li> <li>2. мажоритарность (<math>\geq 2</math> из 3),</li> <li>3. сумма по модулю 2,</li> <li>4. инверсия суммы по модулю 2.</li> </ol>	a	b	c	f	0	0	0	0	0	0	1	0	0	1	0	0	0	1	1	1	1	0	0	0	1	0	1	1	1	1	0	1	1	1	1	1	средний
a	b	c	f																																				
0	0	0	0																																				
0	0	1	0																																				
0	1	0	0																																				
0	1	1	1																																				
1	0	0	0																																				
1	0	1	1																																				
1	1	0	1																																				
1	1	1	1																																				

20	ОПК-7.1	Упорядочьте действия при реализации схемы цифрового автомата:  1. Задать состояния входов триггера. 2. Составить граф или таблицу переходов автомата. 3. Выбрать тип триггера. 4. Минимизировать функции входов триггеров. 5. Зарисовать схему.	высокий
----	---------	---	---------