

**Оценочные материалы для промежуточной аттестации по по дисциплине:**

*Архитектура ЭВМ, 5 семестр*

Код, направление подготовки	09.03.04 Программная инженерия
Направленность (профиль)	Программное обеспечение компьютерных систем
Форма обучения	очная
Кафедра-разработчик	Автоматики и компьютерных систем
Выпускающая кафедра	Автоматики и компьютерных систем

**Типовое задания для контрольной работы:**

1. Определить режим адресации, типы команд и их назначение:  
JMP <A16>; (Диапазон оценивания 0 – 3 баллов)  
LXI D,<D16>; (Диапазон оценивания 0 – 3 баллов)  
SUB D; (Диапазон оценивания 0 – 3 баллов)  
ADD M; (Диапазон оценивания 0 – 3 баллов)
2. Что необходимо предпринять при обращении к подпрограмме для того, чтобы не потерять информацию о ходе выполнения основной программы? (Диапазон оценивания 0°–°2 баллов)
3. Определить распределение адресов между регистрами периферийного устройства (РУС, А, В, С).  
59, 5A, 5B, 5C. (Диапазон оценивания 0 – 4 баллов)
4. Каково назначение системного контроллера? (Диапазон оценивания 0°–°2 баллов)

**Типовые вопросы к экзамену:**

Результаты промежуточного контроля знаний оцениваются на экзамене по четырехбалльной системе с оценками:

- «отлично»;
- «хорошо»;
- «удовлетворительно»;
- «неудовлетворительно».

Аттестационное испытание состоит из трех заданий:

- ответ на 2 теоретических вопроса;
- выполнение практического задания (решение задачи).

На подготовку к ответу студенту дается до 30 минут. Экзамен проводится в устно-письменной форме: студент готовит в письменной форме опорный конспект ответа (при необходимости), необходимые примеры к нему, решение практического задания. Ответы на теоретические вопросы и пояснения к решению задачи даются устно с демонстрацией подготовленных материалов.

При подготовке к ответу студент может пользоваться предоставленными экзаменатором справочными материалами, может обратиться за пояснениями по условию задачи. При необходимости преподаватель может предоставить студенту дополнительное время для подготовки к ответу, решения задачи, оформления письменных материалов.

### Теоретические вопросы к экзамену.

Задание для показателя оценивания дескрипторов «Знает»	Вид задания	Уровень сложности
<p>1. Перспективные направления развития рынка труда в сфере ИТ.</p> <p>2. Перспективные направления развития образовательных услуг в сфере ИТ.</p> <p>3. Назначение всемирной инициативы CDIO.</p> <p>4. Основные этапы развития вычислительной техники.</p> <p>5. Основные этапы развития программного обеспечения.</p> <p>6. Основные этапы развития микропроцессорных систем.</p> <p>7. Перспективы развития вычислительной техники и микропроцессорных систем.</p> <p>8. Структура аппаратного и программного обеспечения МП систем.</p> <p>9. Классификация микропроцессоров.</p> <p>10. Методы и этапы проектирования МПС.</p> <p>11. Этапы разработки программного обеспечения.</p> <p>12. Методы отладки компонентов МПС.</p> <p>13. Структура микропроцессора.</p> <p>14. Структура и назначение АЛУ.</p> <p>15. Флаги. Назначение, способы модификации и приемы анализа.</p> <p>16. Регистры микропроцессора. Структура и назначение.</p> <p>17. Режимы адресации.</p> <p>18. Типы команд.</p> <p>19. Команды пересылок. Их особенности, принцип выполнения.</p> <p>20. Арифметико-логические команды. Их особенности, принцип выполнения.</p> <p>21. Команды передачи управления (ветвлений). Их особенности, принцип выполнения.</p> <p>22. Команды изменения содержимого регистров и не классифицируемые команды. Их особенности, принцип выполнения.</p> <p>23. Стек. Организация, назначение.</p> <p>24. Таблица векторов микропроцессора. Расположение, назначение, принцип доступа.</p> <p>25. Особенности организации циклов на языке Ассемблер.</p> <p>26. Особенности организации обработки массивов на языке Ассемблер.</p>	теоретический	репродуктивный

<p>27. Машинные такты и машинные циклы, типы машинных циклов.</p> <p>28. Типовые принципы организации периферийных устройств.</p> <p>29. Типовые принципы подключения и программирования периферийных устройств.</p> <p>30. Способы информационного обмена микропроцессорной системы с устройствами ввода – вывода.</p> <p>31. Программный обмен.</p> <p>32. Прямой доступ к памяти. Режим идентификации состояния памяти.</p> <p>33. Прямой доступ к памяти. Режим с пропуском тактов.</p> <p>34. Организация прерываний.</p> <p>35. Программные прерывания.</p> <p>36. Аппаратные прерывания.</p> <p>37. Вложенность и приоритетность прерываний.</p> <p>38. Поллинги, программный и аппаратный.</p> <p>39. Контроллер прерываний. Организация и назначение.</p> <p>40. Контроллер прерываний. Увеличение количества запросов.</p>	

#### Практические задания к экзамену.

Задание для показателя оценивания дескрипторов «Умеет, Владеет»	Вид задания	Уровень сложности
<p>1. Создать процедуру, анализирующую получаемую в регистре В информацию и сохраняющую в регистре D ее копию в случае, если число <math>&gt; 10h</math>, иначе регистр D – обнуляется.</p> <p>2. Создать процедуру, анализирующую получаемую в регистре В информацию и сохраняющую в регистре D ее копию в случае, если число <math>&gt; 20h</math> и <math>&lt; 30h</math>, иначе регистр D – обнуляется.</p> <p>3. Создать процедуру, анализирующую получаемую в регистре В информацию и сохраняющую в регистре D ее копию в случае, если число <math>&lt; 20h</math>, иначе регистр D – обнуляется.</p> <p>4. Создать процедуру, анализирующую информацию, получаемую в регистровой паре HL, и сохраняющую в паре BC ее копию в случае, если число <math>&lt; 0800h</math>, иначе пара BC – обнуляется.</p> <p>5. Создать процедуру, анализирующую информацию, получаемую в регистровой паре BC, и сохраняющую в паре DE ее копию в случае, если число <math>&gt; 1000h</math>, иначе пара DE – обнуляется.</p>	практический	конструктивный, творческий

- |  |  |  |
|--|--|--|
| <p>6. В массиве, 500h элементов, добавить 5h к каждому элементу.</p> <p>7. В массиве, 10h элементов, найти элемент, у которого 5-й разряд равен 0 и записать его порядковый номер в отдельную ячейку.</p> <p>8. В массиве, 10h элементов, найти элемент, у которого 2-й разряд равен 1 и записать его порядковый номер в отдельную ячейку.</p> <p>9. В массиве, 10h элементов, найти элемент равный числу, полученному из порта №05 и записать его порядковый номер в отдельную ячейку.</p> <p>10. В массиве, 10h элементов, найти элемент равный числу, полученному из порта №05 и записать его адрес в отдельные ячейки.</p> |  |  |
|--|--|--|