

Бюджетное учреждение высшего образования
Ханты-Мансийского автономного округа-Югры
"Сургутский государственный университет"

УТВЕРЖДАЮ
Проректор по УМР

_____ Е.В. Коновалова

16 июня 2022 г., протокол УС №6

**МОДУЛЬ ОБЩЕПРОФЕССИОНАЛЬНЫХ
ДИСЦИПЛИН**
ЭВМ и периферийные устройства
рабочая программа дисциплины (модуля)

Закреплена за кафедрой **Автоматизированных систем обработки информации и управления**

Учебный план bz090301-АСОИУ-22-3.plx
09.03.01 ИНФОРМАТИКА И ВЫЧИСЛИТЕЛЬНАЯ ТЕХНИКА
Направленность (профиль): Автоматизированные системы обработки информации и управления

Квалификация **бакалавр**

Форма обучения **заочная**

Общая трудоемкость **6 ЗЕТ**

Часов по учебному плану 216
в том числе:
аудиторные занятия 34
самостоятельная работа 173
часов на контроль 9

Виды контроля на курсах:
экзамены 4

Курс	3		4		Итого	
	УП	РП	УП	РП		
Лекции	6	6	6	6	12	12
Лабораторные	6	6	6	6	12	12
Практические	4	4	6	6	10	10
Итого ауд.	16	16	18	18	34	34
Контактная работа	16	16	18	18	34	34
Сам. работа	56	56	117	117	173	173
Часы на контроль			9	9	9	9
Итого	72	72	144	144	216	216

Программу составил(и):

ст. преподаватель кафедры АСОИУ, Девецын И.Н.

Рабочая программа дисциплины

ЭВМ и периферийные устройства

разработана в соответствии с ФГОС:

Федеральный государственный образовательный стандарт высшего образования - бакалавриат по направлению подготовки 09.03.01 Информатика и вычислительная техника (приказ Минобрнауки России от 19.09.2017 г. № 929)

составлена на основании учебного плана:

09.03.01 ИНФОРМАТИКА И ВЫЧИСЛИТЕЛЬНАЯ ТЕХНИКА

Направленность (профиль): Автоматизированные системы обработки информации и управления
утвержденного учебно-методическим советом вуза от 16.06.2022 протокол № 6.

Рабочая программа одобрена на заседании кафедры

Автоматизированных систем обработки информации и управления

Зав. кафедрой Бушмелева К.И., д.т.н., профессор

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ						
1.1	формирование у студентов представлений о принципах организации электронных вычислительных машин и взаимодействия их с периферийными устройствами; формирование понятий о представлении информации в вычислительных системах; формирование понятия об архитектуре и принципах работы основных логических блоков ЭВМ; ознакомление с методами настройки и наладки программно-аппаратных комплексов; формирование практических навыков применения общеинженерных знаний в профессиональной деятельности; навыков настройки и наладки программно-аппаратных комплексов.					
2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП						
Цикл (раздел) ООП:		Б1.О.04				
2.1	Требования к предварительной подготовке обучающегося:					
2.1.1	Введение в профессиональную деятельность ИВТ					
2.1.2	Информатика					
2.2	Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:					
2.2.1	Технологии программирования					
2.2.2	Системы реального времени					
2.2.3	Сети и телекоммуникации					
2.2.4	Проектирование и эксплуатация АСОИУ					
2.2.5	Операционные системы					
3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)						
ОПК-7.1: Демонстрирует знания архитектуры программных и аппаратных комплексов и систем, подходов к их интеграции, особенностей сопряжения аппаратного обеспечения, интерфейсы прикладного программного обеспечения, методов настройки и наладки программно-аппаратных комплексов						
ОПК-1.1: Демонстрирует знания основ высшей математики, физики, инженерной графики, информатики, вычислительной техники, методов математического анализа, моделирования, программирования и проектирования, теоретического и экспериментального исследования в профессиональной деятельности						
В результате освоения дисциплины обучающийся должен						
3.1	Знать:					
3.1.1	основы информатики: виды информации и способы ее представления в ЭВМ; основы вычислительной техники:					
3.1.2	состав, структуру, принципы построения электронно-вычислительных систем, имеющих в своем составе периферийные устройства;					
3.1.3	архитектуру программных и аппаратных комплексов и систем, особенности сопряжения аппаратного обеспечения, методы настройки и наладки программно-аппаратных комплексов.					
3.2	Уметь:					
3.2.1	выбирать рациональную конфигурацию оборудования в соответствие с решаемой задачей;					
3.2.2	обеспечивать совместимость программных и аппаратных средств вычислительных систем;					
3.2.3	пользоваться специальной документацией и литературой в изучаемой области;					
3.2.4	подключать и настраивать программно-аппаратные комплексы, в том числе и периферийные устройства.					
3.3	Владеть:					
3.3.1	навыками практического использования современных компьютеров для обработки информации,					
3.3.2	программирования и отладки,					
3.3.3	подключения и настройки программно-аппаратных комплексов, в том числе и периферийного оборудования.					
4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)						
Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетенции	Литература	Примечание
	Раздел 1. Раздел 1					
1.1	Введение. Основные понятия. История вычислительной техники и классификация ЭВМ. Арифметические и схемотехнические основы ЭВМ. Булева алгебра. /Лек/	3	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.2	Введение. Основные понятия. История вычислительной техники и классификация ЭВМ. Арифметические и схемотехнические основы ЭВМ. Булева алгебра. /Лаб/	3	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	

1.3	Введение. Основные понятия. История вычислительной техники и классификация ЭВМ. Арифметические и схемотехнические основы ЭВМ. Булева алгебра. /Ср/	3	14	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.4	Представление информации в ЭВМ. Математические модели ЭВМ. /Лек/	3	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.5	Представление информации в ЭВМ. Математические модели ЭВМ. /Пр/	3	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.6	Представление информации в ЭВМ. Математические модели ЭВМ. /Лаб/	3	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.7	Представление информации в ЭВМ. Математические модели ЭВМ. /Ср/	3	16	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.8	Логические основы блоков ЭВМ. Элементы и узлы. Цифровые устройства комбинационного типа. Цифровые устройства последовательного типа. Управляющие автоматы. Арифметико-логические устройства. Устройство управления. /Лек/	3	1	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.9	Логические основы блоков ЭВМ. Элементы и узлы. Цифровые устройства комбинационного типа. Цифровые устройства последовательного типа. Управляющие автоматы. Арифметико-логические устройства. Устройство управления. /Пр/	3	1	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.10	Логические основы блоков ЭВМ. Элементы и узлы. Цифровые устройства комбинационного типа. Цифровые устройства последовательного типа. Управляющие автоматы. Арифметико-логические устройства. Устройство управления. /Лаб/	3	1	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.11	Логические основы блоков ЭВМ. Элементы и узлы. Цифровые устройства комбинационного типа. Цифровые устройства последовательного типа. Управляющие автоматы. Арифметико-логические устройства. Устройство управления. /Ср/	3	10	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.12	Основы построения ЭВМ. Архитектура Фон Неймана, Гарвардская архитектура. Основные характеристики ЭВМ. Внутренняя организация процессора. /Лек/	3	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.13	Основы построения ЭВМ. Архитектура Фон Неймана, Гарвардская архитектура. Основные характеристики ЭВМ. Внутренняя организация процессора. /Пр/	3	0,5	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	

1.14	Основы построения ЭВМ. Архитектура Фон Неймана, Гарвардская архитектура. Основные характеристики ЭВМ. Внутренняя организация процессора. /Лаб/	3	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.15	Основы построения ЭВМ. Архитектура Фон Неймана, Гарвардская архитектура. Основные характеристики ЭВМ. Внутренняя организация процессора. /Ср/	4	8	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.16	Режимы работы процессора. Основы программирования процессора. /Лек/	3	1	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.17	Режимы работы процессора. Основы программирования процессора. /Пр/	3	0,5	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.18	Режимы работы процессора. Основы программирования процессора. /Лаб/	3	1	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.19	Режимы работы процессора. Основы программирования процессора. /Ср/	4	9	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.20	Мультипрограммный режим работы микропроцессора. Конвейерная организация работы микропроцессора /Лек/	3	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.21	Мультипрограммный режим работы микропроцессора. Конвейерная организация работы микропроцессора /Пр/	3	0,5	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.22	Мультипрограммный режим работы микропроцессора. Конвейерная организация работы микропроцессора /Лаб/	3	0,5	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.23	Мультипрограммный режим работы микропроцессора. Конвейерная организация работы микропроцессора /Ср/	3	16	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.24	Система прерываний процессора. Организация шинного взаимодействия узлов ЭВМ. /Лек/	3	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.25	Система прерываний процессора. Организация шинного взаимодействия узлов ЭВМ. /Пр/	4	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.26	Система прерываний процессора. Организация шинного взаимодействия узлов ЭВМ. /Лаб/	3	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	

1.27	Система прерываний процессора. Организация шинного взаимодействия узлов ЭВМ. /Ср/	4	8	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.28	Архитектуры RISC, MISC, CISC, SISD, SIMD, MISD, MIMD. Современные процессоры. /Лек/	4	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.29	Архитектуры RISC, MISC, CISC, SISD, SIMD, MISD, MIMD. Современные процессоры. /Пр/	4	0,5	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.30	Архитектуры RISC, MISC, CISC, SISD, SIMD, MISD, MIMD. Современные процессоры. /Лаб/	3	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.31	Архитектуры RISC, MISC, CISC, SISD, SIMD, MISD, MIMD. Современные процессоры. /Ср/	4	8	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.32	Классификация памяти ЭВМ. Постоянно запоминающие устройства ЭВМ. Электрические ПЗУ. Организация памяти ЭВМ. /Лек/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.33	Классификация памяти ЭВМ. Постоянно запоминающие устройства ЭВМ. Электрические ПЗУ. Организация памяти ЭВМ. /Пр/	3	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.34	Классификация памяти ЭВМ. Постоянно запоминающие устройства ЭВМ. Электрические ПЗУ. Организация памяти ЭВМ. /Лаб/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.35	Классификация памяти ЭВМ. Постоянно запоминающие устройства ЭВМ. Электрические ПЗУ. Организация памяти ЭВМ. /Ср/	4	14	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.36	/Контр.раб./	4	2	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.37	Организация работы кэш памяти процессора. Устройства хранения данных. Электромагнитная память ЭВМ. /Лек/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.38	Организация работы кэш памяти процессора. Устройства хранения данных. Электромагнитная память ЭВМ. /Пр/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.39	Организация работы кэш памяти процессора. Устройства хранения данных. Электромагнитная память ЭВМ. /Лаб/	4	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	

1.40	Организация работы кэш памяти процессора. Устройства хранения данных. Электромагнитная память ЭВМ. /Ср/	4	8	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.41	Оптическая память ЭВМ. Оптические устройства. Графические устройства ЭВМ. Графические процессоры. Видео память. /Лек/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.42	Оптическая память ЭВМ. Оптические устройства. Графические устройства ЭВМ. Графические процессоры. Видео память. /Пр/	4	2	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.43	Оптическая память ЭВМ. Оптические устройства. Графические устройства ЭВМ. Графические процессоры. Видео память. /Лаб/	4	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.44	Оптическая память ЭВМ. Оптические устройства. Графические устройства ЭВМ. Графические процессоры. Видео память. /Ср/	4	8	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.45	Устройства ввода и их интерфейсы. Аудио устройства ЭВМ. /Лек/	4	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.46	Устройства ввода и их интерфейсы. Аудио устройства ЭВМ. /Пр/	4	2	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.47	Устройства ввода и их интерфейсы. Аудио устройства ЭВМ. /Лаб/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.48	Устройства ввода и их интерфейсы. Аудио устройства ЭВМ. /Ср/	4	15	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.49	Устройства вывода информации ЭВМ. Мониторы (ЭЛТ, LCD, OLED, плазменные и пр.). Устройства печати. /Лек/	4	0,5	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.50	Устройства вывода информации ЭВМ. Мониторы (ЭЛТ, LCD, OLED, плазменные и пр.). Устройства печати. /Лаб/	4	1	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.51	Устройства вывода информации ЭВМ. Мониторы (ЭЛТ, LCD, OLED, плазменные и пр.). Устройства печати. /Ср/	4	15	ОПК-1.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.52	Шины расширения ЭВМ. Последовательные и параллельные шины периферийных устройств. /Лек/	4	0,5	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	

1.53	Шины расширения ЭВМ. Последовательные и параллельные шины периферийных устройств. /Лаб/	4	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.54	Шины расширения ЭВМ. Последовательные и параллельные шины периферийных устройств. /Ср/	4	8	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.55	Системы автоматического контроля и диагностирования ЭВМ. Системы питания и охлаждения ЭВМ. /Лек/	4	0,5	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.56	Системы автоматического контроля и диагностирования ЭВМ. Системы питания и охлаждения ЭВМ. /Лаб/	4	1	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.57	Системы автоматического контроля и диагностирования ЭВМ. Системы питания и охлаждения ЭВМ. /Ср/	4	8	ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.58	Принципы организации вычислительных систем. Многомашинные вычислительные системы. Многопроцессорные вычислительные системы. /Ср/	4	8	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	
1.59	/Экзамен/	4	7	ОПК-1.1 ОПК-7.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4 Э5	

5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

5.1. Контрольные вопросы и задания

Представлено отдельным документом

5.2. Темы письменных работ

Представлено отдельным документом

5.3. Фонд оценочных средств

Представлено отдельным документом

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

6.1. Рекомендуемая литература

6.1.1. Основная литература

	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л1.1	Орлов С. А., Цилькер Б. Я.	Организация ЭВМ и систем: фундаментальный курс по архитектуре и структуре современных компьютерных средств	Москва [и др.]: Питер, 2015	8
Л1.2	Мамойленко С. Н., Молдованова О. В.	ЭВМ и периферийные устройства: Учебное пособие	Новосибирск: Сибирский государственный университет телекоммуникаций и информатики, 2012, электронный ресурс	1
Л1.3	Максимов Н. В., Попов И. И., Партыка Т. Л.	Архитектура ЭВМ и вычислительных систем: Учебник	Москва: Издательство "ФОРУМ", 2016, электронный ресурс	1

6.1.2. Дополнительная литература

	Авторы, составители	Заглавие	Издательство, год	Колич-во
--	---------------------	----------	-------------------	----------

Л2.1	Колдаев В. Д., Лупин С. А.	Архитектура ЭВМ: Учебное пособие	Москва: Издательский Дом "ФОРУМ", 2014, электронный ресурс	1
Л2.2	Партыка Т. Л., Попов И. И.	Периферийные устройства вычислительной техники: Учебное пособие	Москва: Издательство "ФОРУМ", 2014, электронный ресурс	1
6.1.3. Методические разработки				
	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л3.1	Болдырихин О. В.	Архитектура и логика функционирования ЭВМ. Работа с принципиальными электрическими схемами: Методические указания к практическим работам по дисциплинам "Организация ЭВМ" и "Архитектура вычислительных систем"	Липецк: Липецкий государственный технический университет, ЭБС АСВ, 2011, электронный ресурс	1
6.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"				
Э1	журнал для ИТ-профессионалов http://www.bytemag.iTi/			
Э2	интернет-издание, посвященное новостям компьютерной индустрии, науки и техники http://www.computeIta.ru			
Э3	сайт Информационных технологий http://inftech.webservis.ru			
Э4	электронный журнал Открытые системы http://www.osp.ru			
Э5	российский общеобразовательный портал http://www.school.edu.ru			
6.3.1 Перечень программного обеспечения				
6.3.1.1	Операционная система Microsoft, пакет прикладных программ Microsoft Office.			
6.3.1.2	Интерпретатор языка Python 2.7 и выше, компилятор MinGW 4 и выше, среда разработки Microsoft Visual Studio 2017 Community Edition (свободно-распространяемое программное обеспечение).			
6.3.2 Перечень информационных справочных систем				
6.3.2.1	http://www.garant.ru Информационно-правовой портал Гарант.ру			
6.3.2.2	http://www.consultant.ru/ Справочно-правовая система Консультант Плюс			
7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)				
7.1	Учебные аудитории для проведения занятий лекционного типа, групповых и индивидуальных консультаций, укомплектованные специализированной мебелью и техническими средствами обучения (доска, экран (стационарный или переносной), проектор (стационарный или переносной)). Учебные аудитории			
7.2	для проведения лабораторных и практических занятий - компьютерный класс, оборудованный техникой из расчета один компьютер на одного обучающегося, с обустроенным рабочим местом преподавателя.			
7.3	Требуется персональные компьютеры, локальная вычислительная сеть с выходом в глобальную сеть Internet.			
7.4	Помещения для самостоятельной работы обучающихся, оснащенные компьютерной техникой с возможностью подключения к сети "Интернет" и обеспечения доступа в электронную информационно-образовательную среду организации.			