

УТВЕРЖДАЮ
Проректор по УМР

_____ Е.В. Коновалова

16 июня 2022 г., протокол УС №6

МОДУЛЬ ОБЩЕТЕХНИЧЕСКИЙ **Цифровая схемотехника** рабочая программа дисциплины (модуля)

Закреплена за кафедрой **Автоматики и компьютерных систем**

Учебный план b270304-УТС-22-2.plx
27.03.04 Управление в технических системах
Направленность (профиль): Инженерия автоматизированных, информационных и робототехнических систем

Квалификация **Бакалавр**

Форма обучения **очная**

Общая трудоемкость **5 ЗЕТ**

Часов по учебному плану	180	Виды контроля в семестрах: экзамены 4 курсовые проекты 4
в том числе:		
аудиторные занятия	80	
самостоятельная работа	73	
часов на контроль	27	

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	4 (2.2)		Итого	
	УП	РП		
Неделя	17 2/6			
Вид занятий	УП	РП	УП	РП
Лекции	32	32	32	32
Лабораторные	32	32	32	32
Практические	16	16	16	16
Итого ауд.	80	80	80	80
Контактная работа	80	80	80	80
Сам. работа	73	73	73	73
Часы на контроль	27	27	27	27
Итого	180	180	180	180

Программу составил(и):

к.т.н., доцент, Запезалова Л.Ю.

Рабочая программа дисциплины

Цифровая схемотехника

разработана в соответствии с ФГОС:

Федеральный государственный образовательный стандарт высшего образования - бакалавриат по направлению подготовки 27.03.04 Управление в технических системах (приказ Минобрнауки России от 31.07.2020 г. № 871)

составлена на основании учебного плана:

27.03.04 Управление в технических системах

Направленность (профиль): Инженерия автоматизированных, информационных и робототехнических систем
утвержденного учебно-методическим советом вуза от 16.06.2022 протокол № 6.

Рабочая программа одобрена на заседании кафедры

Автоматики и компьютерных систем

Зав. кафедрой Запезалов А.В. к.т.н., доцент

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

1.1	Основные цели преподавания дисциплины:
1.2	– формирование компетенции ОПК-3, в части ОПК-3.5 - способен определять характеристики процессов распределения, преобразования и использования электрической энергии в электрических цепях;
1.3	– формирование компетенции ОПК-9, в части ОПК-9.1 - способен осуществлять сбор исходных данных на основе требований, изложенных в техническом задании и получение экспериментальных данных, о функционировании устройства или системы.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП

Цикл (раздел) ООП:	Б1.О.08
2.1	Требования к предварительной подготовке обучающегося:
2.1.1	Дискретная математика
2.1.2	Электротехника и электроника
2.1.3	Инженерная графика
2.2	Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:
2.2.1	Организация ЭВМ
2.2.2	Программируемые логические контроллеры

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

ОПК-9.1: Осуществляет сбор исходных данных на основе требований, изложенных в техническом задании и получение экспериментальных данных, о функционировании устройства или системы

ОПК-3.5: Определяет характеристики процессов распределения, преобразования и использования электрической энергии в электрических цепях

В результате освоения дисциплины обучающийся должен

3.1	Знать:
3.1.1	- Формализованные методы синтеза и анализа устройств цифровой техники (ОПК-3.5).
3.1.2	- Современную элементную базу цифровой техники, способы получения экспериментальных данных (ОПК-9.1).
3.2	Уметь:
3.2.1	- Проводить минимизацию описаний, с помощью аппарата булевой алгебры, при синтезе и анализе логических устройств (ОПК-3.5).
3.2.2	- Осуществлять сбор исходных данных на основе требований, изложенных в техническом задании и получение экспериментальных данных, о функционировании цифрового устройства (ОПК-9.1).
3.3	Владеть:
3.3.1	- Навыками и приемами применения аппарата булевой алгебры при синтезе и анализе цифровых устройств (ОПК-3.5).
3.3.2	- Навыками и приемами сбора экспериментальных данных о функционировании цифровых устройств (ОПК-9.1).

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов	Компетенции	Литература	Примечание
	Раздел 1. Математические методы анализа и синтеза устройств цифровой техники.					
1.1	Цель и задачи дисциплины. Понятия цифровой и аналоговой электроники. Системы счисления, используемые в цифровой технике. Канонические формы представления функций. Булева алгебра. Базис. Минимизация функций различными методами (Квайна, Карт Вейча, Карт Карно). Минимизация недоопределенных функций, функций с несколькими выходами. /Лек/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Э1 Э2	

1.2	Лабораторная работа 1. «Изучение методов минимизации логических функций». Целью лабораторной работы является изучение на практике теорем и тождеств булевой алгебры, ознакомление с принципами формирования канонических форм представления функций алгебры логики. Минимизация функций различными методами (Квайна, Карт Вейча, Карт Карно). /Лаб/	4	2	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	
1.3	Самоподготовка. Работа с информационными ресурсами и литературой, для подготовки к выполнению лабораторных работ. /Ср/	4	5	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.1 Э1 Э2 Э3 Э4	
	Раздел 2. Функциональные свойства интегральных микросхем.					
2.1	Понятие микросхемы. Обозначение микросхем. Свойства и параметры микросхем. Базовые логические элементы (БЛЭ), построенные на различных типах логик. Разновидности БЛЭ транзисторно-транзисторной логики. /Лек/	4	2	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Э1 Э2	
2.2	Лабораторная работа 2. «Логические элементы». Цель: Исследование функциональных свойств простейших логических элементов, изучение способов описания их работы и применения. Ознакомление с параметрами логических элементов серии ИМС К155 и К1533. /Лаб/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	
2.3	Самоподготовка. Работа с информационными ресурсами и литературой, для подготовки к выполнению лабораторных работ. /Ср/	4	5	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.1 Э1 Э2 Э3 Э4	
	Раздел 3. Комбинационные логические устройства.					
3.1	Шифраторы (кодеры). Дешифраторы (декодеры). Мультиплексоры. Демультимплексоры. Сумматоры. Компараторы. Синтез логических схем на декодерах и мультиплексорах. /Лек/	4	8	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Э1 Э2	
3.2	Лабораторная работа 3. «Декодеры». Цель: Изучение и экспериментальное исследование функциональных свойств полных декодеров (DC), на примере ИМС серии К155 и построение логических устройств на их основе. /Лаб/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	
3.3	Лабораторная работа 4, на тему «Мультиплексоры». Цель: Изучение и экспериментальное исследование функциональных свойств мультиплексоров - селекторов (MS), на примере ИМС серии К155 и построение логических устройств на их основе. /Лаб/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.1 Э1 Э2 Э3 Э4	
3.4	Синтез комбинационных устройств /Пр/	4	8	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.1 Э1 Э2 Э3 Э4	
3.5	Самоподготовка. Работа с информационными ресурсами и литературой, для подготовки к выполнению лабораторных работ. /Ср/	4	7	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.1 Э1 Э2 Э3 Э4	
	Раздел 4. Последовательностные логические устройства.					

4.1	Триггеры. Цифровые автоматы. Регистры. Счетчики. /Лек/	4	12	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Э1 Э2	
4.2	Лабораторная работа 5. «Триггеры». Цель: Изучение функциональных свойств триггеров, экспериментальное исследование режимов их работы. /Лаб/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4	
4.3	Лабораторная работа 6. «Цифровые автоматы». Цель: Изучение принципов синтеза цифровых автоматов на основе их исходного описания. /Лаб/	4	6	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4	
4.4	Лабораторная работа 7. «Регистры». Цель: Изучение функциональных свойств универсальных сдвиговых регистров и экспериментальное исследование режимов работы регистра на примере ИМС К155 ИР1. /Лаб/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4	
4.5	Лабораторная работа 8. «Счетчики импульсов». Цель: Изучение функционального назначения и свойств двоичных счетчиков импульсов, практическое ознакомление с режимами работы и применением двоичных счетчиков ИМС К155ИЕ9 и К155ИЕ13. /Лаб/	4	4	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4	
4.6	Синтез последовательностных устройств /Пр/	4	8	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Л2.2Л3.2 Э1 Э2 Э3 Э4	
4.7	Самоподготовка. Работа с информационными ресурсами и литературой, для подготовки к выполнению лабораторных работ. /Ср/	4	10	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.2 Э1 Э2 Э3 Э4	
	Раздел 5. Запоминающие устройства.					
5.1	Классификация, параметры (статические, динамические) полупроводниковых запоминающих устройств. Принцип работы ПЗУ, ОЗУ (статических, динамических), ассоциативных, упорядоченных. Структуры адресных запоминающих устройств.	4	6	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Э1 Э2	
5.2	Самоподготовка. Работа с информационными ресурсами и литературой, для подготовки к устному опросу. /Ср/	4	6	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1 Э1 Э2 Э3 Э4	
	Раздел 6. Промежуточная аттестация.					
6.1	Курсовой проект /Ср/	4	40	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4	Защита курсового проекта
6.2	Экзамен /Экзамен/	4	27	ОПК-3.5 ОПК-9.1	Л1.1 Л1.2 Л1.3Л2.1Л3.1 Л3.2 Э1 Э2 Э3 Э4	

5. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

5.1. Контрольные вопросы и задания

представлено отдельным документом

5.2. Темы письменных работ

представлено отдельным документом

5.3. Фонд оценочных средств

представлено отдельным документом

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)				
6.1. Рекомендуемая литература				
6.1.1. Основная литература				
	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л1.1	Новиков Ю. В.	Введение в цифровую схемотехнику: Учебное пособие	Москва, Саратов: Интернет-Университет информационных Технологий ИНТУИТ), Ай Пи Ар Медиа, 2020, электронный ресурс	1
Л1.2	Титов В. С., Иванов В. И.	Проектирование аналоговых и цифровых устройств: Учебное пособие	Москва: ООО "Научно-издательский центр ИНФРА-М", 2019, электронный ресурс	1
Л1.3	Пуховский В.Н., Поленов М.Ю.	Электротехника, электроника и схемотехника. Модуль «цифровая схемотехника»: Учебное пособие	Ростов-на-Дону: Издательство Южного федерального университета (ЮФУ), 2018, электронный ресурс	1
6.1.2. Дополнительная литература				
	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л2.1	Опадчий Ю. Ф., Гуров А. И., Глудкин О. П.	Аналоговая и цифровая электроника: полный курс	М.: Горячая линия - Телеком, 2017	29
Л2.2	Якунин, А. Н., Переверзев, А. Л., Денисов, А. Н., Иванов, В. А., Калеев, Д. В., Куцев, А. О.	Полузаказные БИС на БМК серий 5503 и 5507. Лабораторные практикумы. Кн. 1. Цифровая схемотехника	Москва: Техносфера, 2019, электронный ресурс	1
6.1.3. Методические разработки				
	Авторы, составители	Заглавие	Издательство, год	Колич-во
Л3.1	Запевалов А. В., Запевалова Л. Ю.	Сборник методических указаний к выполнению лабораторных работ по дисциплине "Цифровая схемотехника". Ч. 1: Комбинационные логические устройства: [Методическое указание].	Сургут: Издательство СурГУ, 2003	82
Л3.2	Запевалов А. В., Запевалова Л. Ю.	Сборник методических указаний к выполнению лабораторных работ по дисциплине "Цифровая схемотехника". Ч. 2: Последовательностные логические устройства: [Методическое указание].	Сургут: Издательство СурГУ, 2003	81
6.2. Перечень ресурсов информационно-телекоммуникационной сети "Интернет"				
Э1	НОУ ИНТУИТ Основы цифровой техники			
Э2	RadiobookA Радиолобительский портал			
Э3	Mc-plc			
Э4	Единое окно доступа к образовательным ресурсам			
6.3.1 Перечень программного обеспечения				
6.3.1.1	ППП Microsoft Office			
6.3.2 Перечень информационных справочных систем				
6.3.2.1	Гарант-информационно-правовой портал. http://www.garant.ru/			
6.3.2.2	КонсультантПлюс –надежная правовая поддержка. http://www.consultant.ru/			
7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)				

7.1	учебная аудитория для проведения занятий лекционного типа, занятий семинарского типа (лабораторных занятий), групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации оснащена: комплект специализированной учебной мебели, маркерная (меловая) доска, комплект переносного мультимедийного оборудования - компьютер, проектор, проекционный экран, компьютеры с возможностью выхода в Интернет и доступом в электронную информационно-образовательную среду. Обеспечен доступ к сети Интернет и в электронную информационную среду организации.
-----	---