

Документ подписан  
 Информация о владельце:  
 ФИО: Косенок Сергей Михайлович  
 Должность: ректор  
 Дата подписания: 19.06.2024 06:50:04  
 Уникальный программный ключ:  
 e3a68f38aa1e62674b3414998099d3d6bfdcf836

**Тестовое задание для диагностического тестирования по дисциплине:**

*Организация МПС 5 семестр*

Код направления подготовки	09.03.04 Программная инженерия
Направленность (профиль)	Программное обеспечение компьютерных систем
Форма обучения	очная
Кафедра-разработчик	Автоматики и компьютерных систем
Выпускающая кафедра	Автоматики и компьютерных систем

№ п.п.	Проверяемая компетенция	Задание	Тип сложности вопроса	Кол-во баллов за правильный ответ
1.	ОПК-7.4	<b>Выберите один правильный вариант из предложенных.</b> RISC - процессоры это: 1. Микропроцессоры с сокращенным набором системы команд. 2. Неустойчиво функционирующие микропроцессоры. 3. Микропроцессоры, предназначенные для встраивания в устройства, функционирующие в условиях повышенной опасности. 4. Микропроцессоры с низкой надежностью.	низкий	2
2.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите один правильный вариант из предложенных.</b> При реализации какого способа информационного обмена в обязательном порядке задействуется стек: 1. Программный обмен. 2. Обмен в режиме прямого доступа к памяти. 3. Обмен по прерываниям. 4. Обмен мнениями.	низкий	2
3.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите один правильный вариант из предложенных.</b> В программах, созданных на языке ассемблер, циклический доступ к элементам массивов возможен по командам, использующим режим:	низкий	2

		<ol style="list-style-type: none"> <li>1. Прямой адресации.</li> <li>2. Непосредственной адресации.</li> <li>3. Регистровой адресации.</li> <li>4. Косвенной адресации.</li> </ol>		
4.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Вставьте пропущенное слово или словосочетание в предложении.</b> В регистре _____ отображается характеристика результата последней операции, произведенной Арифметико-логическим устройством (АЛУ).</p>	низкий	2
5.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Дополните предложение словом или словосочетанием.</b> Микропроцессорные системы уступают цифровым автоматам по такому параметру как _____.</p>	низкий	2
6.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Выберите один правильный вариант из предложенных.</b> В микропроцессорах аккумуляторного типа результат операции, проведенной в АЛУ:</p> <ol style="list-style-type: none"> <li>1. Заносится в аккумулятор.</li> <li>2. Заносится в стек.</li> <li>3. Выдается в порт.</li> <li>4. Помещается в регистр временного хранения.</li> </ol>	средний	5
7.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Выберите один правильный вариант из предложенных.</b> Синоним понятия «регистр флагов» это:</p> <ol style="list-style-type: none"> <li>1. Регистр команд.</li> <li>2. Регистр временного хранения информации.</li> <li>3. Регистр признаков.</li> <li>4. Указатель стека.</li> </ol>	средний	5
8.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Выберите один правильный вариант из предложенных.</b> Прямой доступ к памяти...</p> <ol style="list-style-type: none"> <li>1. Используется в командах с режимом прямой адресации.</li> <li>2. Подразумевает снятие ключа защиты данных.</li> <li>3. Предоставляет доступ пользователю к микросхемам памяти.</li> <li>4. Обеспечивает информационный обмен с доступом к памяти при помощи специализированного контроллера и без участия микропроцессора.</li> </ol>	средний	5
9.	ОПК -2.3 ОПК-5.2	<p><b>Выберите один правильный вариант из предложенных.</b></p>	средний	5

	ОПК-6.2 ОПК-7.4	Состояние флагов анализируется командами ... 1. Пересылок (передачи) данных. 2. Арифметико-логическими. 3. Изменения содержимого регистров. 4. Ветвления.		
10.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Установите соответствие ассемблерных команд и режимов адресации:</b> 1. JMP <A16> 2. LXI D,<D16> 3. ADD B 4. MOV A,M <b>Варианты ответов:</b> 1. Регистровая адресация. 2. Прямая адресация. 3. Косвенная адресация. 4. Непосредственная адресация.	средний	5
11.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите несколько правильных вариантов.</b> К модификации флагов способны привести следующие команды... 1. Пересылок (передачи) данных. 2. Арифметико-логические. 3. Изменения содержимого регистров. 4. Ветвления.	средний	5
12.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите правильный вариант.</b> Программный счетчик микропроцессора предназначен для... 1. Подсчета количества выполненных программ. 2. При выполнении текущей команды он формирует адрес следующей. 3. Программной настройки подсчета заданных событий. 4. Подсчета количества итераций выполняемого программой цикла.	средний	5
13.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите несколько правильных вариантов.</b> Контроллеры периферийных устройств предназначен для... 1. Согласования информационных протоколов обмена микропроцессорной системы с периферийными устройствами.	средний	5

		<p>2. Согласования электрических протоколов обмена микропроцессорной системы с периферийными устройствами.</p> <p>3. Информирования микропроцессора о работоспособности периферийных устройств.</p> <p>4. Управления периферийными устройствами.</p>		
14.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Расположите перемешанные элементы в правильном порядке (окончания можно изменять):</b></p> <p>При _____ подпрограммы адрес _____ извлекается из _____, куда он был помещен при выполнении команды _____ подпрограммы.</p> <ol style="list-style-type: none"> <li>1. Возврат.</li> <li>2. Вызов.</li> <li>3. Окончание.</li> <li>4. Стек.</li> </ol>	средний	5
15.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Расположите перемешанные элементы в правильном порядке (окончания можно изменять):</b></p> <p>Режим _____ доступа к _____ позволяет осуществить _____ обмен без участия _____.</p> <ol style="list-style-type: none"> <li>1. Информационный.</li> <li>2. Микропроцессор.</li> <li>3. Память.</li> <li>4. Прямой.</li> </ol>	средний	5
16.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Выберите несколько правильных вариантов.</b></p> <p>Операционный блок микропроцессора предназначен для:</p> <ol style="list-style-type: none"> <li>1. Оперативного хранения информации.</li> <li>2. Выполнения арифметических команд.</li> <li>3. Дешифрирования кода команд.</li> <li>4. Выполнения логических команд.</li> </ol>	высокий	8
17.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<p><b>Выберите несколько правильных вариантов.</b></p> <p>Регистры общего назначения микропроцессора предназначены для хранения:</p> <ol style="list-style-type: none"> <li>1. Оперативных данных.</li> <li>2. Указателя стека.</li> </ol>	высокий	8

		3. Указателя на ячейку памяти. 4. Адреса возврата из подпрограммы.		
18.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите несколько правильных вариантов.</b> К командам, имеющим режим косвенной адресации относятся: 1. INR M. 2. JMP M. 3. STA 0900h. 4. STAX D.	высокий	8
19.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите несколько правильных вариантов.</b> Команды ассемблера, реализующие операцию «Логическое И» предназначены для: 1. Выборочной установки разрядов аккумулятора в 0. 2. Выборочной установки разрядов аккумулятора в 1. 3. Выборочной инверсии разрядов аккумулятора. 4. Выборочной проверки разрядов аккумулятора.	высокий	8
20.	ОПК -2.3 ОПК-5.2 ОПК-6.2 ОПК-7.4	<b>Выберите несколько правильных вариантов.</b> К командам ветвления относятся: 1. LDA 1234h 2. CALL 1234h 3. RET 4. LXI H, 1234h	высокий	8